

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 6 月 2 日 (02.06.2005)

PCT

(10) 国際公開番号
WO 2005/050679 A1

(51) 国際特許分類⁷: H01G 4/12, 4/30
(21) 国際出願番号: PCT/JP2004/017360
(22) 国際出願日: 2004 年 11 月 22 日 (22.11.2004)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ:
特願 2003-391661
2003 年 11 月 21 日 (21.11.2003) JP

(71) 出願人 (米国を除く全ての指定国について): TDK
株式会社 (TDK CORPORATION) [JP/JP]; 〒1038272
東京都中央区日本橋一丁目 1 3 番 1 号 Tokyo (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 中野 幸恵
(NAKANO, Yukie) [JP/JP]; 〒1038272 東京都中央
区日本橋一丁目 1 3 番 1 号 Tokyo (JP). 野村 武史

(NOMURA, Takeshi) [JP/JP]; 〒1038272 東京都中央
区日本橋一丁目 1 3 番 1 号 Tokyo (JP). 田口 安隆
(TAGUCHI, Yasutaka) [JP/JP]; 〒1038272 東京都中央
区日本橋一丁目 1 3 番 1 号 Tokyo (JP).

(74) 代理人: 吉村 俊一 (YOSHIMURA, Shunichi); 〒
1120013 東京都文京区音羽一丁目 2 0 番 1 6 号
PAL 音羽ビル 7 階 Tokyo (JP).

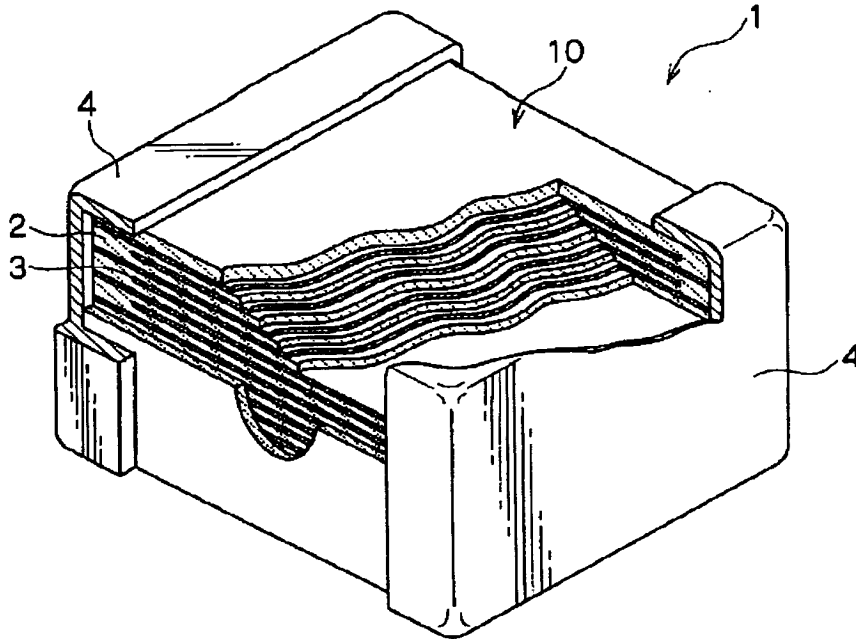
(81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,
LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,
NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,
SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可
能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD,

[続葉有]

(54) Title: LAYERED CERAMIC CAPACITOR

(54) 発明の名称: 積層型セラミックコンデンサ



(57) Abstract: By setting a residual stress in a layered dielectric element constituting a layered ceramic capacitor or a residual stress on the outer surface of the layered dielectric element main body to a predetermined value or above, it is possible to obtain a layered ceramic capacitor having a high dielectric constant, a large acquisition electrostatic capacity, and a high reliability.

[続葉有]



SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約: 積層セラミックコンデンサを構成している積層誘電体素子本体内部での残留応力、又は積層誘電体素子本体の外表面での残留応力を所定の値以上にすることにより、誘電率が高く且つ取得静電容量の大きい信頼性の高い積層型セラミックコンデンサを得ることができる。